520.39871X00

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant(s): H. TAKAHASHI ET AL.

Serial No.:

Not Yet Assigned

Filed:

March 20, 2001

For:

MAGNETORESISTIVE SENSOR INCLUDING MAGNETIC DOMAIN CONTROL LAYERS HAVING HIGH ELECTRIC RESISTIVITY, MAGNETIC HEAD AND MAGNETIC DISK

APPARATUS

CLAIM FOR PRIORITY

Assistant Commissioner for Patents Washington, D.C. 20231

March 20, 2001

sir:

Under the provisions of 35 U.S.C. and 37 CFR 1.55, the applicants hereby claim the right of priority based on:

Japan 2000-210704, filed July 6, 2000

The certified copy of said Japanese application is attached hereto.

Respectfully submitted,

ANTONELLI, TERRY, STOUT & KRAUS

Melvín Kraus

Registration No. 22,466

MK:alw

(703) 312-6600

本国特許 日 PATENT OFFICE JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されて いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed ith this Office.

出 願 年 月 日
Date of Application: 2000年 7月 6日

pplication Number:

特願2000-210704

olicant (s):

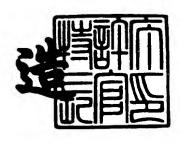
株式会社日立製作所

CERTIFIED COPY OF PRIORITY DOCUMENT

2001年 2月23日

Commissioner, Patent Office





【書類名】

特許願

【整理番号】

NT00P0420

【提出日】

平成12年 7月 6日

【あて先】

特許庁長官 殿

【国際特許分類】

G11B 5/39

【発明者】

【住所又は居所】

東京都国分寺市東恋ヶ窪一丁目280番地 株式会社日

立製作所 中央研究所内

【氏名】

高橋 宏昌

【発明者】

【住所又は居所】

東京都国分寺市東恋ヶ窪一丁目280番地 株式会社日

立製作所 中央研究所内

【氏名】

荒井 礼子

【発明者】

【住所又は居所】

東京都国分寺市東恋ヶ窪一丁目280番地 株式会社日

立製作所 中央研究所内

【氏名】

添谷 進

【特許出願人】

【識別番号】

000005108

【氏名又は名称】

株式会社日立製作所

【代理人】

【識別番号】

100068504

【弁理士】

【氏名又は名称】

小川 勝男

【電話番号】

03-3661-0071

【選任した代理人】

【識別番号】

100086656

【弁理士】

【氏名又は名称】 田中 恭助

【電話番号】

03-3661-0071

【選任した代理人】

【識別番号】

100094352

【弁理士】

【氏名又は名称】 佐々木 孝

【電話番号】

03-3661-0071

【手数料の表示】

【予納台帳番号】 081423

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【プルーフの要否】

要

【その他】

国等の委託研究の成果に係る特許出願(平成11年度新

エネルギー・産業技術総合開発機構(再)委託研究、産

業活力再生特別措置法第30条の適用を受けるもの)



【書類名】 明細書

【発明の名称】 髙抵抗磁区制御膜を用いた磁界センサー、および磁気ヘッド並 びに磁気記録再生装置

【特許請求の範囲】

【請求項1】

基板と、下部磁気シールド層と上部磁気シールド層からなる一対の磁気シールド層と、該一対の磁気シールド間に配置された磁気抵抗効果素子膜と、該磁気抵抗効果素子膜面に垂直な方向に信号電流を流すための電極端子と、前記磁気抵抗効果素子膜のバルクハウゼンノイズを抑制するための磁区制御膜を備えた磁界センサーにおいて、該磁気抵抗効果素子膜の媒体対向面側端面から素子高さ位置に至る領域において該磁気抵抗効果素子膜両脇位置に配された前記磁区制御膜が、その比抵抗が10ミリオームセンチメートル以上の材料からなり、前記領域において少なくとも前記磁気抵抗効果素子膜両脇端面に直接接していることを特徴とする磁界センサー。

【請求項2】

基板と、下部磁気シールド層と上部磁気シールド層からなる一対の磁気シールド層と、該一対の磁気シールド間に配置された磁気抵抗効果素子膜と、該一対の磁気シールド間に配置され、媒体対向面に露出した位置から素子高さ方向に伸びた形状をもち、記録媒体の磁界を内部に導く磁気ヨーク膜と、該磁気抵抗効果素子膜の膜面に垂直な方向に信号電流を流すための電極端子と、前記磁気抵抗効果素子膜のバルクハウゼンノイズを抑制するための磁区制御膜とを備えた磁界センサーにおいて、前記磁気抵抗効果素子膜は媒体対向面より後退した位置で該磁気ヨーク膜間に配置され、前記磁区制御膜が、該磁気抵抗効果素子膜及び該磁気ヨーク膜の媒体対向面側端面から素子高さ位置に至る領域において該磁気抵抗効果素子膜両脇位置に設けられ、その比抵抗が10ミリオームセンチメートル以上の材料からなり、前記領域において少なくとも前記磁気抵抗効果素子膜両脇端面に直接接し、かつ、該磁区制御膜が前記磁気ヨーク膜の媒体対向面側端面から素子高さ位置に至る領域の少なくとも一部分において前記磁気ヨーク膜両脇端面に直接接していることを特徴とする磁界センサー。

【請求項3】

基板と、下部磁気シールド層と上部磁気シールド層からなる一対の磁気シール ド層と、該一対の磁気シールド間に配置された磁気抵抗効果素子膜と、該一対の 磁気シールド間に配置され、媒体対向面に露出した位置から、素子髙さ方向に伸 びた形状をもち、どちらかの磁気シールド層に接触して媒体の磁束を誘導する構 造を持つフラックスガイド型磁気ヨーク膜と、該磁気抵抗効果素子膜面に垂直な 方向に信号電流を流すための電極端子と、該磁気抵抗効果素子膜およびフラック スガイド型磁気ヨーク膜のバルクハウゼンノイズを抑制するための磁区制御膜と を備えた磁界センサーにおいて、前記磁気抵抗効果素子膜は媒体対向面より後退 した位置において、前記フラックスガイド型磁気ヨーク膜の上あるいは下に配置 され、該フラックスガイド型磁気ヨーク膜は前記磁気抵抗効果素子膜と接する領 域において不連続部分を有し、前記磁気抵抗効果素子膜及び前記フラックスガイ ド型磁気ヨーク膜の媒体対向面側端面から素子高さ位置に至る領域において該磁 気抵抗効果素子膜両脇位置に配された前記磁区制御膜が、その比抵抗が10ミリ オームセンチメートル以上の材料からなり、該磁区制御膜が前記磁気抵抗効果素 子膜の媒体対向面側端面から素子高さ位置に至る領域に至る領域において少なく とも前記磁気抵抗効果素子膜両脇端面に直接接し、かつ、該磁区制御膜が前記磁 気ヨーク膜の媒体対向面側端面から素子高さ位置に至る領域の少なくとも一部分 において前記磁気ヨーク膜両脇端面に直接接していることを特徴とする磁界セン サー。

【請求項4】

前記磁区制御膜が、厚さ5ナノメートル以下の酸化物からなる下地膜と該酸化物下地膜上に形成した10ミリオームセンチメートル以上の高抵抗率酸化物材料からなることを特徴とする請求項1万至3のいずれかに記載の磁界センサー。

【請求項5】

基板と、下部磁気シールド層と上部磁気シールド層からなる一対の磁気シールド層と、該一対の磁気シールド間に配置された磁気抵抗効果素子膜と、該磁気抵抗効果素子膜面に垂直な方向に信号電流を流すための電極端子と、前記磁気抵抗効果素子膜のバルクハウゼンノイズを抑制するための磁区制御膜を備えた磁界セ

ンサーにおいて、該磁気抵抗効果素子膜の媒体対向面側端面から素子高さ位置に至る領域において該磁気抵抗効果素子膜両脇位置に配された前記磁区制御膜を構成する材料が、少なくともR(R=Fe、Co、Mn、Ni)と酸素(O)を含むR2O3なる組成をもった化合物で、スピネル構造をもち、(400)配向面をもつ材料であり、該磁区制御膜が、前記領域において少なくとも前記磁気抵抗効果素子膜両脇端面に直接接していることを特徴ことをする記載の磁界センサー

【請求項6】

基板と、下部磁気シールド層と上部磁気シールド層からなる一対の磁気シール ド層と、該一対の磁気シールド間に配置された磁気抵抗効果素子膜と、該一対の 磁気シールド間に配置され、媒体対向面に露出した位置から素子高さ方向に伸び た形状をもち、記録媒体の磁界を内部に導く磁気ヨーク膜と、該磁気抵抗効果素 子膜の膜面に垂直な方向に信号電流を流すための電極端子と、前記磁気抵抗効果 素子膜のバルクハウゼンノイズを抑制するための磁区制御膜とを備えた磁界セン サーにおいて、前記磁気抵抗効果素子膜は媒体対向面より後退した位置において 該磁気ヨーク膜間に設けられ位置に配置され、該磁気抵抗効果素子膜及び該磁気 ヨーク膜の媒体対向面側端面から素子高さ位置に至る領域において該磁気抵抗効 果素子膜両脇位置に配された前記磁区制御膜を構成する材料が、少なくともR(R=Fe、Co、Mn、Ni)と酸素(O)を含むR2O3なる組成をもった化 合物で、スピネル構造をもち、(400)配向面をもつ材料であり、該磁区制御 膜が該磁気抵抗効果素子膜の媒体対向面側端面から素子高さ位置に至る領域にお いて少なくとも前記磁気抵抗効果素子膜両脇端面に直接接し、かつ、該磁区制御 膜が前記磁気ヨーク膜の媒体対向面側端面から素子高さ位置に至る領域の少なく とも一部分において前記磁気ヨーク膜両脇端面に直接接していることを特徴とす る磁界センサー。

【請求項7】

基板と、下部磁気シールド層と上部磁気シールド層からなる一対の磁気シールド層と、該一対の磁気シールド間に配置された磁気抵抗効果素子膜と、該一対の磁気シールド間に配置され、媒体対向面に露出した位置から、素子高さ方向に伸

びた形状をもち、どちらかの磁気シールド層に接触して媒体の磁束を誘導する構 造を持つフラックスガイド型磁気ヨーク膜と、該磁気抵抗効果素子膜面に垂直な 方向に信号電流を流すための電極端子と、該磁気抵抗効果素子膜およびフラック スガイド型磁気ヨーク膜のバルクハウゼンノイズを抑制するための磁区制御膜と を備えた磁界センサーにおいて、前記磁気抵抗効果素子膜は媒体対向面より後退 した位置において、前記フラックスガイド型磁気ヨーク膜の上あるいは下に配置 され、該フラックスガイド型磁気ヨーク膜は前記磁気抵抗効果素子膜と接する領 域において不連続部分を有し、前記磁気抵抗効果素子膜及び前記フラックスガイ ド型磁気ヨーク膜の媒体対向面側端面から素子高さ位置に至る領域おいて該磁気 抵抗効果素子膜両脇位置に配された前記磁区制御膜を構成する材料が少なくとも R(R=Fe、Co、Mn、Ni)と酸素(O)を含むR2O3なる組成をもっ た化合物で、スピネル構造をもち、(400)配向面をもつ材料であり、該磁区 制御膜が前記磁気抵抗効果素子膜の媒体対向面側端面から素子高さ位置に至る領 域において少なくとも前記磁気抵抗効果素子膜両脇端面に直接接し、かつ、該磁 区制御膜が前記磁気ヨーク膜の媒体対向面側端面から素子高さ位置に至る領域の 少なくとも一部分において前記磁気ヨーク膜両脇端面に直接接していることつこ とを特徴とする磁界センサー。

【請求項8】

前記磁区制御膜の酸化物下地膜を構成する材料が、少なくともR(R=Co、Mg、Ni、Eu、Fe、Zn)と酸素(O)からなるROなる化合物で、NaCl構造をもち、(200)配向面をもち、該酸化物下地膜上に前記磁区制御膜を構成する材料が少なくともR(R=Fe、Co、Mn、Ni)と酸素(O)を含むR2O3なる組成をもった化合物で、スピネル構造をもち、(400)配向面をもつ材料であることを特徴とする請求項5乃至7のいずれかに記載の磁界センサー。

【請求項9】

前記磁区制御膜を構成する材料が、Co(コバルト)とCr(クロム)とPt(白金)、Ta(タンタル)、Nb(ニオブ)を構成元素として持つ金属磁性材料からなる高保磁力・硬質磁性材料と、Al2O3、SiO2、HfO2、TaO

2、TiO2、Ta2O5、AlN、AlSiNまたはZrO2からなる絶縁性 材料を混合したグラニュラー膜であることを特徴とする請求項5乃至8のいずれ かに記載の磁界センサー。

【請求項10】

前記磁区制御膜が、前記磁気抵抗効果素子膜の両端部に接して配された高抵抗率軟磁性の酸化物材料からなる膜と、その外側に接して配された、Co(コバルト)とCr(クロム)とPt(白金)、Ta(タンタル)、Nb(ニオブ)を構成元素として持つ金属磁性材料からなる硬質磁性膜とによって構成されていることを特徴とする請求項5乃至9のいずれかに記載の磁界センサー。

【請求項11】

前記磁区制御膜が前記磁気抵抗効果素子膜の膜面上に少なくとも部分的に重畳 している形状を備えることを特徴とする請求項1乃至10のいずれかに記載の磁 界センサー。

【請求項12】

前記磁気抵抗効果素子膜がトンネル磁気抵抗効果素子膜であることを特徴とする請求項1乃至11のいずれかに記載の磁界センサー。

【請求項13】

記録素子と再生素子を搭載した複合型磁気ヘッドであって、該再生素子は請求項1万至12のいずれかに記載の磁界センサーを備えることを特徴とする複合型磁気ヘッド。

【請求項14】

情報を記録する磁気記録媒体と、前記磁気記録媒体に情報を記録するための記録素子と、前記磁気記録媒体に記録された情報を検出するための再生素子を有する磁気記録へッドと、前記記録再生ヘッドに記録信号および再生信号を送受信するリード/ライト回路と、前記記録再生ヘッドを前記磁気記録媒体上の所定の位置に移動させるアクチュエータと、前記リード/ライト回路とアクチュエータを制御する記録再生動作を制御する手段とを備えた磁気記録再生装置において、前記再生ヘッドが、請求項1乃至12のいずれかに記載の磁界センサーを備えたことを特徴とする磁気記録再生装置。

【請求項15】

情報を記録する磁気抵抗効果センサーと、該磁気抵抗効果センサーに接続し、 素子に電流を流すビット線と、磁気抵抗効果センサー膜を挟んで該ビット線と対抗した位置の、磁気抵抗センサー膜から離れた位置にあって、かつ、該ビット線に直交し、磁気抵抗センサー膜に記録動作を行うワード線と、記録信号を増幅する増幅系と、読み出し、書き込みのスイッチをおこなう読み出しワード線を備えたセルが、複数個並列している構造を持つ磁気記憶素子において、該磁気抵抗効果センサーが磁気抵抗効果素子膜からなり、該磁気抵抗効果素子膜を磁区制御するための膜に、前記請求項1乃至12のいずれかに記載の高抵抗率磁区制御膜を備えていることを特徴とする磁気記憶素子。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は磁気的に記録された情報を再生する磁気抵抗効果素子用磁区制御膜を 用いた磁界センサー、磁気ヘッド、及び磁気記録再生装置に関し、特に再生分解 能に優れた磁界センサーと、これを用いた磁気ヘッド、および磁気記録再生装置 に関する。

[0002]

【従来の技術】

磁気記録再生装置における記録密度は著しく向上を続けており、その磁気記録 再生ヘッドは、記録、再生の両特性に関し高性能化の要求が高い。

[0003]

再生ヘッド素子に関しては(1)高感度化技術の向上、(2)トラック幅の狭小化技術向上、および(3)再生磁気シールド間隔の狭小化技術の3点について、その技術を向上させることが要求されている。

[0004]

(1) については磁気抵抗効果を利用したMRヘッドを発展させることにより 高感度化がすすめられている。数(Gb/in2)の低記録密度では異方性磁気 抵抗効果(AMR)を用いて記録媒体上の磁気的信号を電気信号に変換していた が、これを超える高記録密度になると、より高感度な巨大磁気抵抗効果(GMR)を用いてこの高記録密度に対応している。しかしながら、さらなる高感度が進むと、記録素子との関係上、垂直磁気記録構造に変遷し、膜面に垂直な方向に検出電流を流す方式のGMR(CPP-GMR)や、トンネル磁気抵抗効果(TMR)を使いこなすための構造が必須である。

[0005]

GMRを用いた磁気ヘッドの公知例として、特公平8-21166号公報には、スピンバルブと呼ばれる構造が記されている。これは、反強磁性層によって磁化が特定の方向に固定されている磁性体からなる固定層と、この固定層に積層した非磁性薄膜と、この非磁性薄膜を介して積層した磁性膜からなる自由層とで構成されており固定層と自由層の磁化の相対的な角度で電気抵抗が変化するものである。

[0006]

(2) はトラック幅を狭くすることによってトラック密度を向上させるものである。再生トラック幅は抵抗変化を検知するためのセンス電流を流す電極間距離によって決定されると一般に考えられている。再生素子はバルクハウゼンノイズが生じるとS/Nの損失が大きく、これを抑制することが必要である。このバルクハウゼンノイズは、微視的な磁壁移動に伴うもので、再生素子を単磁区化させるような磁区制御膜を配置することが必要である。この磁区制御膜は、媒体対向面側から見た再生素子のセンサー膜部分の両脇に配置されることが多い。ただし、磁区制御膜は通常、適当な下地金属膜上に形成した金属硬質磁性材料膜であって、磁気抵抗効果素子膜との接触面、下部シールド上面、および上部シールドとの接触面にはさらに、絶縁酸化物膜を要する。この磁区制御膜により磁気抵抗効果素子膜は磁界を受け、実効的に異方性磁界が大きくなり外部磁界感度が激減する。このため、特開平9-282618号公報には、電極間隔を磁区制御膜間隔よりも小さくし、外部磁界に対して有効な感度を持つ素子領域を信号検出に用いるという構造が記されている。

[0007]

(3) の再生ギャップ間隔の狭小化すなわち再生磁気シールド間隔の狭小化技

術に関しては、分解能改良による線記録密度向上の検討が行われている。通常、シールド層は磁気抵抗効果素子膜を挟むように上下に配置されており、シールド層と磁気抵抗効果素子膜の間には感知電流がシールドにもれないように絶縁材料からなるギャップ層が配されている。再生磁気シールド間隔が狭くなるとギャップ層の膜厚も薄くなり絶縁膜の特性の膜厚依存性やピンホールの存在によって絶縁性が保てず、信号検知用電流(センス電流)が磁気シールドにもれて再生出力が低下してしまう。この損失は分流損と呼ばれている。

[0008]

これを解決するための方法として、特開平5-266437号公報には少なくとも一方の磁気シールドの磁気抵抗効果素子膜側表面に絶縁性磁性層を配置する構造が記されている。

[0009]

【発明が解決しようとする課題】

再生素子の将来的構造を考えた場合、記録素子が従来の面内磁気記録方式では 十分な記録磁界を出すことが困難である点と、さらに高感度な磁気抵抗効果セン サーであるCPP (Current Perpendicular to the Plane) -GMRやTMRが 膜面に垂直なセンス電流を流す構造を利用した磁界センサーであることから、C PP方式の感知センス電流をとる構造になると考えられる。しかしながら、この ような構造を採用しながら、磁気抵抗効果素子膜の素子面積を小さくした場合に 、従来の磁区制御膜では磁区制御膜の絶縁性を確保することが困難になるという 新たな問題が発生する。すなわち、従来の磁区制御膜は絶縁膜/(下地金属膜) / 金属硬質磁性材料膜/絶縁膜の積層構造をとって下部磁気シールド上に配置し 、これが磁気抵抗効果素子膜の両端部に接触した構造をとっていた。これに対し 、該磁気抵抗効果素子膜が薄膜化し、微細化することで、(1)下部絶縁膜のつ きまわり不足によって磁気抵抗効果素子膜に流れるセンス電流が磁区制御膜へ分 流し、出力が低下する、(2)下部絶縁膜を厚くつけたために磁気抵抗効果素子 膜と磁区制御膜の間隔が開き、磁区制御が設計とずれる、(3)絶縁膜の耐圧を 維持する膜厚を考慮すると、相対的に磁区制御膜の磁性膜膜厚が薄くなり、所定 の磁化比を確保できなくなり、磁区制御が設計困難となる、という3点が問題と

なる。さらに、TMR素子のヨーク構造やフラックスガイド構造を採用した場合には、これらも磁区制御する必要があるので、単純に考えると、上記の磁区制御膜をさらに複数層重ねるという手段をとることになり、プロセス的にも非常に困難問題を伴うこととなる。

[0010]

本発明の目的は磁気記録再生において、特に、再生分解能に優れた磁気抵抗効果型磁界センサー及びこれを用いた磁気ヘッドならびに磁気記録再生装置の提供にあり、そのために、磁気抵抗効果型センサーの再生分解能向上に適した高抵抗磁区制御膜を提供することにある。

[0011]

【課題を解決するための手段】

上記目的を達成するために、本発明においては以下のような手段によって磁区 制御膜に関する上記の問題点を解決し、再生分解能の優れた磁気抵抗効果センサーおよびこれを用いた磁気ヘッド並びに磁気記録再生装置を提供する。

[0012]

すなわち、従来、絶縁膜/(下地金属膜)/金属硬質磁性材料膜/絶縁膜の多層構造をとって下部磁気シールド上に配置している磁区制御膜を、本発明においては、髙抵抗な硬質磁性材料からなる単層膜で構成し、これにより直接磁区制御をおこなうという手段を用いる。この方法によれば、磁性膜の上下に配した絶縁膜を省略できるために、磁気抵抗効果素子膜が薄膜化したときに絶縁膜膜厚による磁化比の損失を低減でき、電流の分流損失を低減することが出来る。また、磁区制御膜が磁気抵抗効果素子膜へ直接接触するために磁区制御磁界の損失を最小限にすることができる。

[0013]

このような特性をもちうる高抵抗な硬質磁性材料として(1)スピネル構造をもつ酸化物磁性体、および(2)金属硬質磁性材料と非磁性絶縁材料からなるグラニュラー磁性体がある。(1)としては、 γ -Fe2O3などがある。 γ -Fe2O3(004)膜が成長した場合には比較的大きい残留磁化をもち、保磁力も大きく、比抵抗も $10^5\sim10^6\Omega$ cmと高いことから上記の単層磁区制御膜に

適用可能である。このような系としては、このほか γ - (FeCo) 204などがある。

[0014]

ただし、スピネル構造を薄膜にして磁気特性を発現させるためには、一般には、非常に高温(500℃以上)の基板温度で作製することが必要であるとされている。すなわち、スパッタリング法により300℃以下の実用温度範囲で作製すると、非晶質の膜となる傾向がある。これを解決する手段として、該スピネル構造磁性膜の下にNaC1構造の酸化物高配向薄膜あるいは単結晶薄膜を一層挿入し、この上に上記高抵抗磁区制御膜を形成するという方法を考案し、手段として用いた。

[0015]

この方法で用いられる下地膜材料としてはCoO(200)、MgO(200)、NiO(200)、EuO(200)、FeO(200)、SkUZnO(001) があげられる。これらの材料は比較的容易に室温、スパッタリング法で成長させることができる。そして、この面上にスピネル型化合物 γ - Fe2O3 を成長させると、 γ - Fe2O3(400) 面が 300 C 以下の比較的低温領域においてこれらの酸化物上に作製されることがわかった。これらの酸化物薄膜は 1nm以上 5nm以下の膜厚範囲でも、下地膜としての作用を発現する。これらの下地膜も電気的には絶縁体~絶縁半導体なので、基本的には磁気抵抗効果素子膜から磁区制御膜への分流を無くすことができる。

[0016]

一方、金属硬質磁性材料と非磁性絶縁材料からなるグラニュラー磁性体は、混合スパッタリング法あるいはスパッタリング法による積層多層膜形成によって、非磁性絶縁材料中に粒子状の硬質磁性材料が形成される。このとき、粒体積が臨界体積(熱エネルギーkTが磁気エネルギーMV+KVよりも大きくなってしまう粒子体積V)よりも小さくなってしまうと、磁気的には常磁性あるいは弱い軟磁性となる。しかし、このグラニュラー粒子を臨界体積よりも大きくし、かつ、粒子形状を異方的に変え、絶縁物によって固定することで、磁気的に硬質にすることができる。すなわち、本発明でいうグラニュラー磁性材料は、金属硬質磁性

材料を非磁性絶縁材料で包み込んだ材料であり、その粒子体積が臨界体積よりも 大なるものである。上記条件が満たされれば粒子形状は任意である。

[0017]

【発明の実施の形態】

発明の実施の形態を実施例に基づき図面を参照して説明する。

[0018]

(実施例1)

図1および図2はそれぞれ本発明の一つを実施した形態としての磁気抵抗効果 センサーの媒体対向面から見た構造および素子高さ方向に対して垂直な面の断面 を示す図である。図中の矢印110はそれぞれ素子高さ方向を表わしている。

[0019]

基体101上に例えばアルミナからなるベース絶縁膜102を形成し、化学機械式研磨法(CMP)などによる精密研磨を施した後に下部磁気シールド膜103を形成する。これは、例えばスパッタリング法、イオンビームスパッタリング法、あるいはめっき法で作製した厚さ2μmのNi81Fe19からなる。この膜を所定の大きさにレジストマスクをパターニングし、他の部分にイオンミリングを施し、レジストを剥離する。この上にA12O3を成長させて、イオンミリングによって除去された部分104を埋める。これCMPを施した後に、CuやRuからなる電極膜(図示せず)を20nm成長させ、さらに、素子部から離れた部分に引き出し電極膜111を形成する。これは例えば、TaとAuとTaによって構成された膜である。

[0020]

さらに、先ほどの電極膜の膜上にある磁気抵抗センサ膜の構成される領域にリフトオフパターンを形成し、この上にAl2O3とSiO2の混合物によって構成される膜厚150nmの層を形成する。これはAl2O3とSiO2のそれぞれの単相膜でも良い。これをリフトオフした後に、磁気抵抗センサ膜105を形成した。この磁気抵抗センサ膜は、GMRを用いた形式とTMRを用いた形式の2種類を形態として検討した。信号検知用電流(センス電流)をこれら磁気抵抗センサ膜の膜面に垂直な方向(Current Perpendicular to the Plane : CPP

)に流した。

[0021]

GMR膜は、例えば下部側からCo48Mn52反強磁性膜12nm、Co1nm、Ru0.8nm、およびCo2nmからなる固定層、Cu2nm、Co0.5nm、Ni81Fe19が2.5nmからなる自由層、及びTa3nmからなる。反強磁性膜について、PtMn系の規則系反強磁性膜を用いる場合は、固定層と反強磁性膜のあいだの交換結合を発現させるために熱処理を要する。このとき固定層の磁界が素子高さと直交する面内方向に向くようにした。

[0022]

一方、TMR膜は、例えば下部側から、Ta5nm、NiFe3nm、およびCoFe膜2nmからなる自由層、A12O3 2nmからなる障壁層、CoFe2nm、Ru1nm、およびCoFe1nmからなる固定層、MnIr10nmからなる反強磁性層、及びTa3nm、NiFe5nmからなる。

[0023]

これらの磁気抵抗効果素子膜105は膜形成後に感磁部となる場所(下部シールド兼電極膜面上)にリフトオフ材料を形成した後、イオンミリング法などの方法でこれらの磁気抵抗効果素子膜をエッチングする。エッチング後に磁区制御膜106を膜形成し、リフトオフマスクを除去する。この後、磁区制御膜106、磁気抵抗効果素子膜105の素子高さ方向のパタンを形成し、周囲の部分をイオンミリングで除去し、この上に保護絶縁膜107としてA12O3とSiO2の混合膜を150nm形成し、上部シールド膜112を形成する。

[0024]

磁気抵抗効果磁界センサー上に記録ギャップを介して積層した磁気コアをもつ 記録素子を形成することによって磁気記録再生装置の磁気ヘッドが形成される。

[0025]

上記の作製方法に代表されるような方法で本発明の磁気抵抗効果磁界センサー及びこれを用いた磁気ヘッドは作製される。このなかで、磁区制御膜106は面内に電流を流す場合と比較して要求される特性が異なる。磁区制御膜としては磁区制御膜自体が(1)下部から絶縁膜A12O3-SiO2膜220nm、下地

膜としてCr膜5nm、磁性膜にCoCrPt25nm、上部に絶縁保護膜Al2O3-SiO膜220nmを積層した膜、(2)磁性膜として下地にCoO膜5nm、 $\gamma-Fe2O3$ 膜50nmを積層した膜、(3)磁性膜として $\gamma-Fe2O3$ 膜50nm積層した膜、(4)CoCrPt1.5nmとSiO21.1nmを交互に積層した膜(厚さ60nm)について検討した。

[0026]

(1)の方法は、図5に概略構造を示すような従来の磁区制御膜であり、比較例として示した。この従来の磁区制御膜をそのまま適用した場合、シールド間隔 Gsが70nm以上の場合には磁区制御膜501、502、および503の作製が可能である。しかし、下部A12O3(501)によるCoCrPt(502)の絶縁を保つための、磁気抵抗効果素子膜端部接合部の形成について、次の点が重要となる。

[0027]

一つは、絶縁を保つためには磁気抵抗効果素子膜105端部をまずA1203 膜501が完全に被覆し、この上に金属硬質磁性CoCrPt(502)が成長し、さらに、この上に成長するA1203膜503がこのCoCrPt膜を完全に被覆しなければならないということである。このためには、膜形成するスパッタリング装置が、A1203については膜面中のリフトオフパターンに入り込み、CoCrPtについてはあまり入り込まないとするような特性をもち、かつ、そのような作製条件を確保することが必要である。さらに、作製にはリフトオフパターンの形成が必要であり、素子の大きさが小さく(1μm以下)なったときにはその形成が困難となる。また、膜厚20nm未満の絶縁膜では十分な絶縁性を持たないこと、および、十分な絶縁性を保つために厚膜にした場合には磁気抵抗効果素子膜105端部と磁区制御膜のCoCrPt膜との間隔が開くため、磁区制御力が弱くなり、磁区制御ができなくなるという問題が発生する。このため、再生ヘッドの高分解能化のためにシールド間隔を70nm以下に狭めた場合、この(1)の方法は使用困難になる。

[0028]

次に、(2)の場合は、図4に示す本発明の一形態である。まず適当な処理を

施した基板301上に下部シールド302が形成され、この上の磁気抵抗効果素子膜105の両端に接した領域に、CoO下地膜304を形成する。このCoO下地膜ではCoO(002)が成長しており、この上に γ -Fe2O3を(65nm)形成し、磁区制御膜303を作製することができる。ここで γ -Fe2O3は下地膜の効果により(004)配向面を持つ。これは、他のフェライトである $Co-\gamma$ -Fe2O3でも同様である。

[0029]

この膜は、膜状態で数 1 0 Ω c m以上の比抵抗をもつ。この場合、リフトオフパターンは不必要で、通常のレジストパターンで作製可能である。また、磁気抵抗効果素子膜と磁区制御膜が接した形でも、磁気抵抗効果素子膜上に磁区制御膜が乗り上げた形でもよい。本方式によれば、磁区制御膜は、磁気抵抗効果素子膜と比較して非常に高い電気抵抗率をもつため、信号検知電流は磁気抵抗効果素子膜だけを流れ、磁区制御膜への分流による信号強度の損失は無くなる。

[0030]

また、シールド間隔が狭くなっても、従来形式のような絶縁保護膜が不必要なので、その分、同等の磁化比を発生させる磁区制御膜のトータルの膜厚を薄くすることが可能である。ここで、磁化比とは、磁気抵抗効果素子膜の自由層の磁化と膜厚の積で、磁区制御膜の膜厚を決定する目安となる量である。磁区制御膜の場合、残留磁化と膜厚の積がこれに相当する。本検討の γ -Fe2O3やCo- γ -Fe2O3は、比抵抗も 10^5 ~ 10^6 Ω cmと高く、保磁力が約1.3~5.0 kOe、残留磁化1.2~3.5 kG、飽和磁化3.5~4.2 kGであり、CoCrPtの値(保磁力が約1.0~3.0 kOe、残留磁化4~9 kG、飽和磁化6.5~12.0 kG)よりは小さいが、保護絶縁膜の分を考慮すると、シールド間隔の狭い場合の磁区制御には有効である。さらに、膜形成プロセスとして、従来の4層膜(A12O3/Cr/CoCrPt/A12O3)から2層膜に減少できるので作業を効率化することが可能である。

[0031]

次に、本発明の他の一例である(3)の場合、図3に基本的な構造を示す。磁 区制御層の酸化物下地304が無い点を除けば(2)と同様であり、作製法の面 では、直接 γ - Fe 2 O 3 を形成する点が異なる。この場合は膜形成時に、基板温度を 3 O 0 \sim 5 O O 0 ∞ に上昇させ、到達真空度が約 1 O $^{-11}$ T o r r の高真空膜形成装置で形成させるか、あるいは、露出している下部シールド上面に E C R イオン源などを用いて酸素イオンを照射し、表面を酸化させることで、優先的に γ - Fe 2 O 3 を成長させることができる。この場合、(2)と同様の効果が得られることを確認した。

[0032]

本発明の他の一例である(4)の場合は、図6の構造を持つ。この場合の磁区制御膜601はCoCrPt1. 5nm と SiO2 1. 1nm を 交互に積層した膜である。<math>CoCrPt/SiO2の膜厚比は2:1から1:2の間であって、CoCrPtの膜厚としては0. 5nmから2nm、比抵抗は $10m\Omegacm$ 以上、保磁力が約1. 0kOe以下、残留磁化 $2\sim4kG$ であるので上記と同様の効果が得られる。ただし、この場合、下地にはA12O3を10nm以上入れるとなお効果的である。

[0033]

本実施の(2)から(4)の形態では、再生シールド間隔(ギャップ間距離)が70nm以下の場合でも磁気抵抗変化膜と磁区制御膜の導通による再生特性の劣化は認められなかった。

[0034]

. (実施例2)

上記実施例1における、磁気抵抗効果センサーの構造で、下部から順に積層した構造について、上下を反転した構造でも同様の効果を得ることができる。

[0035]

(実施例3)

上記実施例の形態 1 における、 γ - Fe 2 O 3 などのスピネル型酸化物を用いた磁区制御膜の形成において、磁区制御膜 3 O 3 の下地 3 O 4 にC o O B りに、B (C o O C)、C (C o O C) などの C (C o O C) などの C の C を持つような酸化膜を形成し、この上に形成した、スピネルフェライトを低温で結

晶化させることが可能である。さらに、この膜を形成する方法として、これらの膜をスパッタリング法やイオンビームスパッタリング法およびクラスターイオンビーム法により作製する方法がある。これ以外の方法として、下部シールド302上にCo、Mg、Ni、Eu、Fe、またはZnの膜を1~5nmの厚さで形成し、これを真空中酸素暴露、ECRプラズマによる酸素照射、または基板加熱(100~250℃)して低圧酸素暴露等の方法で酸化膜を形成し、このうえにスピネルフェライトを形成する方法も同等の結果を得ることが可能である。

[0036]

[0037]

(実施例4)

実施例1の(1)の磁区制御膜を形成する前に、図7に示すように701の部分に高抵抗軟磁性膜MnZnフェライトを形成、あるいは、絶縁物と金属磁性体を交互に積層、あるいはこれらを同時にスパッタリングして混合状態にしたグラニュラー膜、例えば、Co90Fe10の膜厚1.4nmの層とA12O3 1.0nmの層を25層積層した膜などの膜を形成した。その後、磁気抵抗効果素子膜外辺部の数mm離れた位置で、外側をイオンミリングで除去し、この除去された部位に502で表されるような、CoCrPtなどの金属磁性膜を形成した。この構造は、磁気抵抗効果素子膜に直接金属磁区制御膜502が接触しないので分流は無いが、間に軟磁気特性をもった膜を配するので、磁区制御磁界は有効に磁気抵抗効果素子膜に印加される。

[0038]

(実施例5)

磁気抵抗効果素子膜が露出した磁界センサーは、図10に示すような、磁界セ ンサーの構造を分解した立体模式図によれば、磁気抵抗効果素子膜105の両端 に磁区制御膜106が配置され、この上と下に磁気シールド103と109が配 置された構造である。上記の実施例に述べた本発明は、この106が高抵抗材料 であるというものであった。さらに、別の構造の磁界センサー、すなわち再生素 子としてヨーク構造を備えた磁界センサーがある。図11は、代表的なヨーク構 造と、磁区制御膜を模式的に表した立体図である。この構造は、媒体に対向した 面に磁気抵抗効果素子膜1105が露出しない構造をとっている。ここで、Ni 8 1 F e 1 9 からなる下部磁気シール 1 1 0 3 と上部磁気シール ド 1 1 0 7 に挟 まれたギャップに、同様の軟磁性材料からなるヨーク膜が配置された構造につい て下記に述べる性能を確認した。該ヨーク膜は、図11では上部ヨーク1106 と下部ヨーク1102が接合したCリング形状になっている。このほかにも、下 部ヨークを先端で絞った形式や、厚膜にした形式、ヨークが磁気抵抗効果素子膜 下で不連続になっている構造がある。図中、磁区制御膜として1101が示され ている。この膜は、発明の実施の形態1にて示した高抵抗磁区制御膜を用いてい る。これによって、少なくとも下部のヨークと磁気抵抗効果素子膜は磁区制御さ れ、かつ、周囲の分流は無い。この磁区制御膜の構造としては、図12に示すよ うに上下ヨーク膜と磁気抵抗センサ膜を同時に磁区制御する形式と、それぞれを 磁区制御する構造のいずれでも分流の無い、良好な磁区制御が可能であることを 確認した。

[0039]

上記の図11は、ヨーク構造の磁区制御膜の位置を簡略に示すための構造図である。詳細には、図8、および、図9のような、それぞれ本発明の一つを実施した形態としての磁気抵抗効果素子膜の媒体対向面から見た構造および素子高さ方向の断面を示す図であらわされる構造に作製する。

[0040]

また、図14には、フラックスガイド型ヨーク構造とその磁区制御の模式図を

しめす。図中XY側から見える面が、媒体対抗面である。下部シールド1002 上に後退して配置した磁気抵抗効果効果素子膜上に、1401に示されるように、媒体対抗面に露出した位置から磁気抵抗効果素子膜上まで伸び、かつ、磁気抵抗効果素子膜の媒体対抗面の反対面に接触し、素子高さ方向乙に伸びた形状をもった、たとえばNi89Fe19からなる軟磁性膜を形成した。この膜は、記録媒体からの磁束を前記磁気抵抗効果素子膜に導くためのものでフラックスガイドとよばれるものである。このフラックスガイド膜を磁区制御するために、磁気抵抗効果素子膜形成、イオンミリング、パターニング、フラックスガイド膜1401形成、磁区制御膜1001形成をおこなう工程で、磁区制御膜1001に本発明の高抵抗磁区制御材料を用いると、下記の利点がある。すなわち、従来では、磁気抵抗効果素子膜のトラック幅方向に絶縁保護膜の形成が必須であったのに対し、本発明では直接磁区制御膜を形成しても分流無く磁区制御が可能となる。また、フラックスガイド型ヨーク構造でも、磁気抵抗効果素子膜および、フラックスガイド型ヨーク構造でも、磁気抵抗効果素子膜および、フラックスガイド型ヨーク構造でも、磁気抵抗効果素子膜および、フラックスガイド型ヨークを一括して磁区制御することが可能である。

[0041]

また、図15および図16に示すように、磁気抵抗効果素子膜に感知される磁 束の量を増すために、該ヨークの磁気抵抗効果素子膜に接する部分を不連続にし た構造でも、磁区制御膜の材料を高抵抗膜にすることによって、本発明の磁区制 御膜を形成する事が可能である。本実施例のヨーク構造の磁区制御膜の配置の例 を図17と図18に示した。

[0042]

(実施例6)

図19は本発明による磁界センサーを搭載した磁気ヘッドを用いた一実施例の 磁気デイスク記録再生装置を示す図である。

[0043]

図示した磁気デイスク記録再生装置は、同心円状のトラックとよばれる記録領域にデータを記録するための、デイスク状に形成された磁気記録媒体としての磁気デイスク1901と、磁気トランスデューサーからなり、上記データの読み取り、書き込みを実施するための本発明による磁界センサーを搭載した磁気ヘッド

1906 (詳細には磁気ヘッド1910とスライダ1909からなる)と、該磁気ヘッド1906を支え磁気デイスク1901上の所定位置へ移動させるアクチュエータ手段1911と、磁気ヘッドが読み取り、書き込みするデータの送受信及びアクチェータ手段の移動などを制御する制御手段とを含み構成される。

[0044]

さらに、構成と動作について以下に説明する。少なくとも一枚の回転可能な磁気デイスク1901が回転軸1902によって支持され、駆動用モーター1903によって回転させられる。少なくとも一個のスライダ1909が、磁気デイスク1901上に設置され、該スライダ1909は、一個以上設けられており、読み取り、書き込みするための本発明による磁気ヘッド1910を支持している。

[0045]

磁気デイスク1901が回転すると同時に、磁気ヘッド1906がデイスク表面を移動することによって、目的とするデータが記録されている所定位置ヘアクセスされる。磁気ヘッド1906は、ジンバル1907によってアーム1908にとりつけられる。ジンバル1907はわずかな弾力性を有し、磁気ヘッド1906を磁気デイスク1901に密着させる。アーム1908はアクチュエータ1911に取り付けられる。

[0046]

アクチュエータ1911としてはボイスコイルモータ(以下、VCMと称す)がある。VCMは固定された磁界中に置かれた移動可能なコイルからなり、コイルの移動方向および移動速度等は、制御手段1912からライン1904を介して与えられる電気信号によって制御される。したがって、本実施例によるアクチュエータ手段は、例えば、磁気ヘッド1906とジンバル1907とアーム1908とアクチュエータ1911とライン1904を含み構成されるものである。

[0047]

磁気デイスクの動作中、磁気デイスク1101の回転によって磁気ヘッド1906とデイスク表面の間に空気流によるエアベアリングが生じ、それが磁気ヘッド1906を磁気デイスク1901の表面から浮上させる。したがって、磁気デイスク装置の動作中、本エアベアリングはジンバル1907のわずかな弾性力と

バランスをとり、磁気ヘッド1906は磁気デイスク表面にふれずに、かつ磁気 デイスク1901と一定間隔を保って浮上するように維持される。

[0048]

通常、制御手段1912はロジック回路、メモリ、及びマイクロプロセッサなどから構成される。そして、制御手段1912は、各ラインを介して制御信号を送受信し、かつ磁気デイスク装置の種々の構成手段を制御する。例えば、モータ1903はライン1904を介し伝達されるモータ駆動信号によって制御される

[0049]

アクチュエータ1911はライン1904を介したヘッド位置制御信号及びシーク制御信号等によって、その関連する磁気デイスク1901上の目的とするデータトラックへ選択された磁気ヘッド1906を最適に移動、位置決めするように制御される。

[0050]

そして、制御信号は、磁気ヘッド1910が磁気デイスク1901のデータを 読み取り変換した電気信号を、ライン1904を介して受信し解読する。また、 磁気デイスク1901にデータとして書き込むための電気信号を、ライン190 4を介して磁気ヘッド1910に送信する。すなわち、制御手段1912は、磁 気ヘッド1910が読み取りまたは書き込みする情報の送受信を制御している。

[0051]

なお、上記の読み取り、書き込み信号は、磁気ヘッド1910から直接伝達される手段も可能である。また、制御信号として例えばアクセス制御信号およびクロック信号などがある。さらに、磁気デイスク装置は複数の磁気デイスクやアクチュエータ等を有し、該アクチュエータが複数の磁気ヘッドを有してもよい。

[0052]

このような複数の機構を兼ね備えることによって、いわゆるデイスクアレイ装置 を形成することが可能である。

[0053]

本装置において、磁気ヘッドの磁界センサーに本発明の磁界センサーを用いた

ことにより、磁界センサーの性能向上に見合って、装置の再生分解能を向上する ことができる。

[0054]

(実施例7)

図20には、磁気記憶素子の一例として、すでに公知であるMRAMの代表的 構造を示す。情報を記録する磁気抵抗効果素子膜2002と、該磁気抵抗効果素 子膜に接続し、素子に電流を流すビット線2001と、磁気抵抗効果素子膜20 02を挟んで該ビット線2001と対抗した位置の、磁気抵抗効果素子膜200 2から離れた位置にあって、かつ、該ビット線に直交し、磁気抵抗効果素子膜に 記録動作を行うワード線2005と、記録信号を増幅する増幅系と、読み出し、 書き込みのスイッチをおこなう読み出し導線2007を備えたセルが、複数個並 列している構造を持つ磁気記憶素子において、該磁気抵抗効果素子膜2002が 、実施例1に示すような磁気抵抗効果素子膜からなる。そうすると、電流は膜面 垂直方向に流れるので実施例1と同様の磁気抵抗効果素子膜の使用法になる。ま た、磁気抵抗効果素子の大きさは一辺が0.2~0.25μmである。このとき 、磁気抵抗効果素子膜の自由層の磁化は、ワード線とビット線を流れる電流の方 向で、磁気抵抗効果素子膜部分に発生する合成磁界の方向をかえることによって 回転させる。この磁気抵抗効果素子膜の自由層の磁化方向を回転させる時に、自 由層に磁区が発生すると、磁界に対する抵抗値が変動し、S/Nが低下するため に、記憶が読み出せなくなる。これを制御性良く行うためには磁区制御膜を必要 とする。その際に、本発明にて考案した高抵抗磁区制御膜2008が磁気抵抗効 果素子膜2002の両端に位置することにより、磁区制御膜への分流損失無しに 磁区制御することが可能であり、本磁気記憶素子の記憶密度を向上できる。

[0055]

【発明の効果】

本発明によれば、磁気抵抗効果素子膜を用いた磁界センサーにおいて、(1) 磁区制御膜への分流損失をゼロにできる、(2)従来の磁区制御膜の作製プロセスの工程数を低減する事が可能である、(3)磁区制御膜の膜厚を耐圧保護膜の分だけ薄くできるため、シールド間隔を狭めたときにより微細な磁区制御が可能

である。以上により、(4)膜面垂直に電流を流す磁界センサーにおいて、実用 化可能な磁区制御膜を提供することが可能である。さらに、本発明の磁界センサーを用いることにより再生分解能の優れた磁気ヘッドならびに磁気記録再生装置 を提供することができる。

【図面の簡単な説明】

【図1】

本発明の実施例1における磁界センサーの媒体対向面側の断面構造と、磁区制御 膜の位置を示した図である。

【図2】

本発明の実施例1における磁界センサーの素子高さ方向の断面図である。

【図3】

本発明の実施例1 (3) における、高抵抗磁区制御膜と磁気抵抗効果素子膜の位置関係を示す、媒体対抗面側断面図である。

【図4】

本発明の実施例1 (2) における、高抵抗磁区制御膜と磁気抵抗効果素子膜の位置関係を示す、媒体対向抗面側断面図である。

【図5】

本発明の実施例1(1)における、高抵抗磁区制御膜と磁気抵抗効果素子膜の位置関係を示す、媒体対向面側断面図である。

【図6】

本発明の実施例1 (4) における、高抵抗磁区制御膜と磁気抵抗効果素子膜の位置関係を示す、媒体対向面側断面図である。

【図7】

本発明の実施例4における、高抵抗磁区制御膜と磁気抵抗効果素子膜の位置関係 を示す、媒体対向面側断面図である。

【図8】

本発明の実施例5における磁界センサーの媒体対向面側の断面構造と、磁区制御膜の位置を示した図である。

【図9】

本発明の実施例5における磁界センサーの素子高さ方向の断面図である。

【図10】

本発明の、実施例1および実施例5における、露出型の磁界センサの構造を立体 的に示す構造図である。

【図11】

本発明の実施例 5 において示したヨーク構造、および、これを磁区制御するため の本発明の磁区制御膜の配置位置の一例を模式的に表した構造図である。

【図12】

本発明の実施例5において示すヨーク構造の磁区制御膜の配置の一例である。

【図13】

本発明の実施例5において示すヨーク構造の磁区制御膜の配置の一例である。

【図14】

本発明の実施例5において示したフラックスガイド型ヨーク構造、および、これ を磁区制御するための本発明の磁区制御膜の配置位置の一例を模式的に表した構 造図である。

【図15】

本発明の実施例5におけるフラックスガイド型ヨークの形状の一例、および、磁 気抵抗センサとの位置関係の一例を示す図である。

【図16】

本発明の実施例 5 におけるフラックスガイド型ヨークの形状の一例、および、磁 気抵抗効果素子膜との位置関係の一例を示す図である。

【図17】

本発明の実施例5において示すヨーク構造の磁区制御膜の配置の一例である。

【図18】

本発明の実施例5において示すヨーク構造の磁区制御膜の配置の一例である。

【図19】

本発明の実施例6における磁気記録再生装置の構造と動作の模式図である。

【図20】

本発明の高抵抗磁区制御膜を備えた磁気抵抗効果素子膜をもちいたMRAMの構造の一例の側面図である。

【図21】

図20を基板面に垂直な方向からみた図(状態 "1"を表わす)である。

【図22】

図21の場合と導線を流れる電流の方向が90度異なる場合(状態 "0"を表わす)の図である。

【符号の説明】

- 101 基板、102 ベース絶縁膜、103 再生用下部磁気シールド、
- 104 絶縁体、105 磁気抵抗効果素子膜、106 磁区制御膜、
- 107 絶縁保護膜、108 絶縁保護膜、109 再生用上部磁気シールド、
- 110 媒体対抗面を示す矢印、111 下部引き出し電極、
- 112 上部引き出し電極、301 基板およびベース膜、
- 302 下部磁シールド膜、303 本発明の高抵抗磁区制御膜、
- 304 本発明の酸化物下地膜、501 絶縁膜、502 磁区制御膜、
- 503 絶縁膜、601 磁区制御膜(髙抵抗、髙保磁力グラニュラー)、
- 701 磁区制御膜(高抵抗、高透磁率)、801 磁気ヨーク膜、
- 803 上部磁気ヨーク膜、X 媒体対抗面トラック幅方向、
- Y 媒体対抗面膜厚方向、Z 素子高さ方向、1101 磁区制御膜、
- 1102 下部磁気ヨーク、1103 下部磁気シールド、
- 1105 磁気抵抗効果素子膜、1106 上部磁気ヨーク、
- 1107 上部磁気シールド、1108 素子の各方向を示す矢印、
- 1401 フラックスガイド型ヨーク膜、1901 磁気デイスク、
- 1902 回転軸、1903モータ、1904 ライン、1905 制御手段、
- 1906 スライダー、1907 ジンバル、1908 アーム、
- 1909 スライダー、1910 磁気ヘッド、1911 アクチュエータ、
- 1912 制御手段、2001 導線(信号線)ビット線、2002 磁気
- 抵抗効果素子膜、2003 電流の方向を表わす矢印、2004 導線、

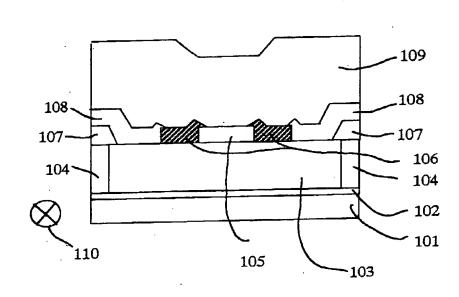
特2000-210704

2005 導線(言語線)ワード線、2006 導線2005を流れる電流の方向を表わす矢印、2007 導線、2008 本発明による磁区制御膜の配置、2009 半導体CMOSあるいはトランジスタ的な動作をする基板、2010 磁界センサー中の磁化の方向を表わす矢印。

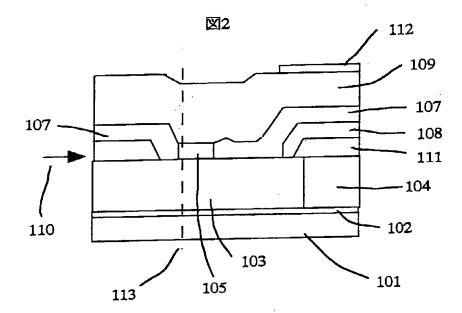
【書類名】 図面

【図1】

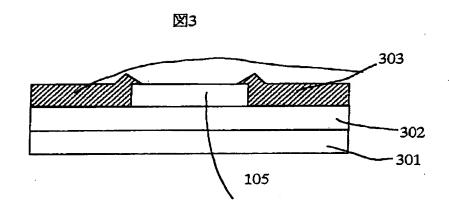
図1



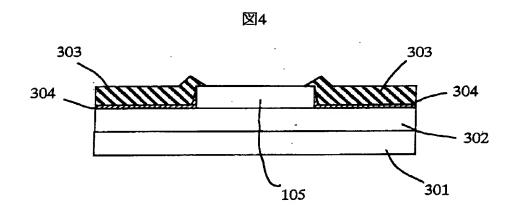
【図2】



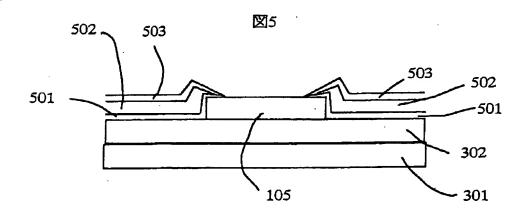
【図3】



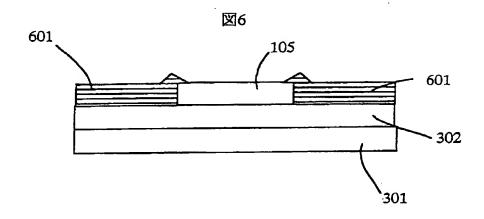
【図4】



【図5】

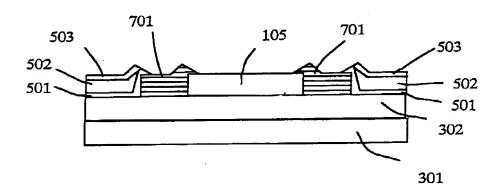


【図6】

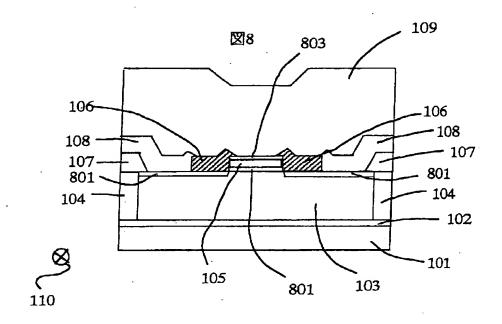


【図7】

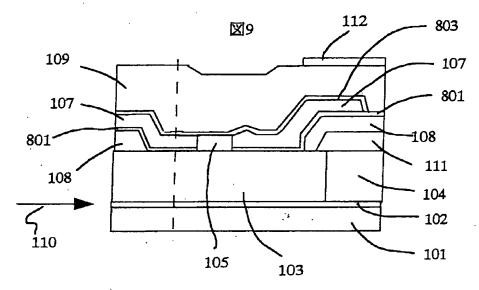
図7



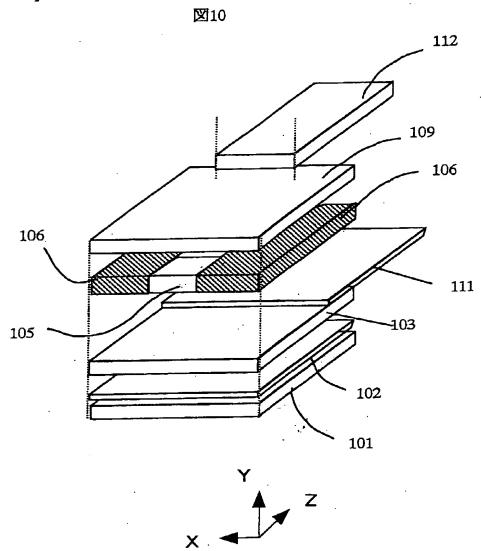
【図8】



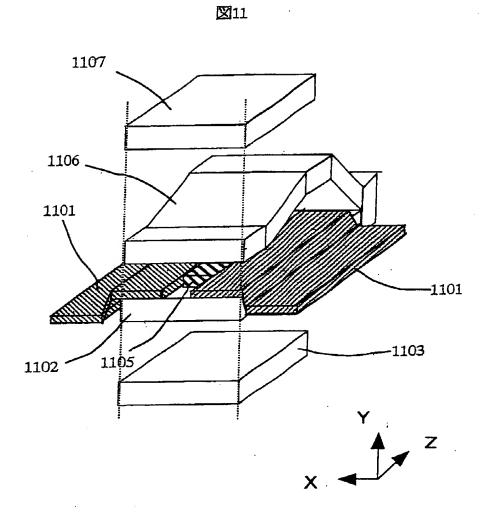
【図9】



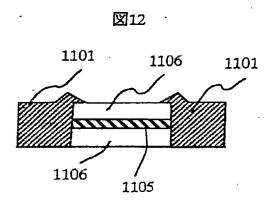
【図10】



【図11】

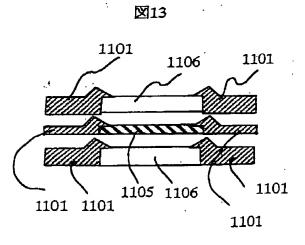


【図12】

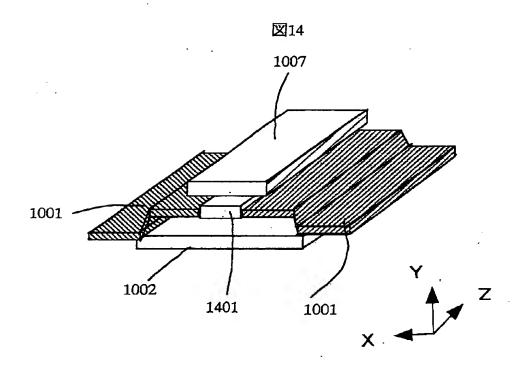


⊗ 1003

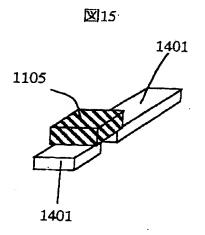
【図13】



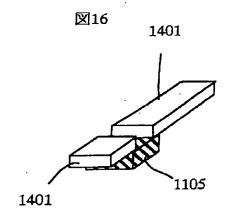
【図14】



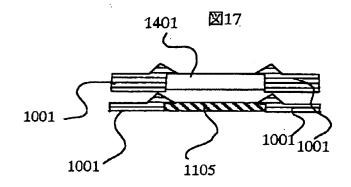
【図15】



【図16】



【図17】



【図18】

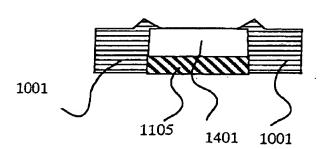
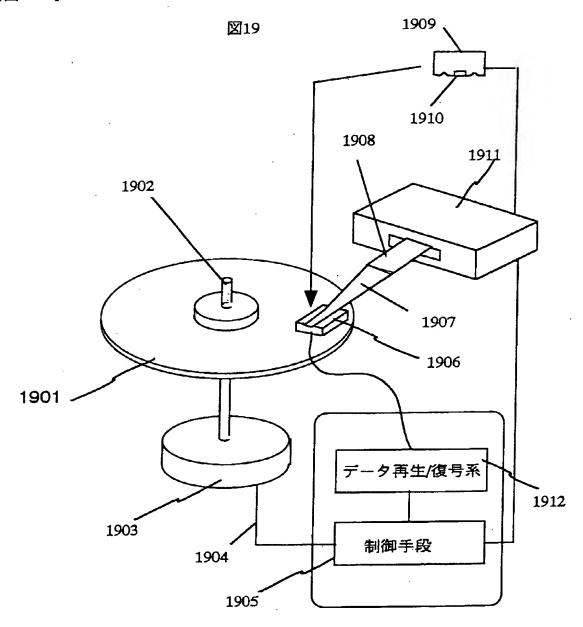


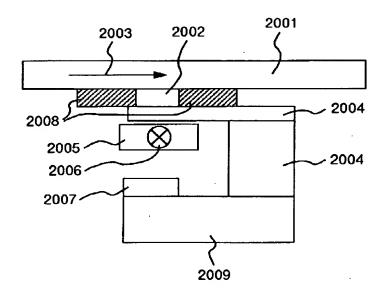
図18

【図19】



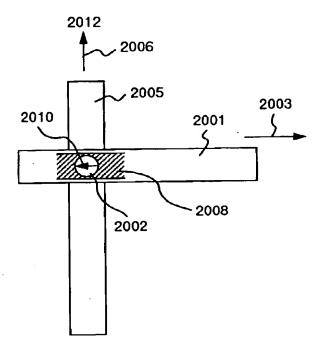
【図20】

図 20



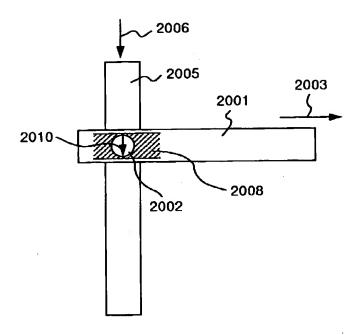
【図21】

図 21



【図22】

図 22



【書類名】 要約書

【要約】

【課題】

膜面に垂直な方向に信号検知電流を流す形式の磁界センサーにおいて信号再生 時の分解能を高め、該磁界センサーを用いた磁気ヘッド並びに磁気記録再生装置 を提供する。

【解決手段】

基板と、下部磁気シールド層と上部磁気シールド層からなる一対の磁気シールド層と、該一対の磁気シールド間に配置された磁気抵抗効果素子膜と、該磁気抵抗効果素子膜面に垂直な方向に信号電流を流すための電極端子と、前記磁気抵抗効果素子膜のバルクハウゼンノイズを抑制するための磁区制御膜とを備えた磁界センサーにおいて、該磁気抵抗効果素子膜両端位置に接して配された磁区制御膜を、10mΩcm以上の比抵抗をもつ、高抵抗率材料によって構成することにより再生分解能の優れた磁界センサーを得ることができ、同センサーを用いることにより再生分解能の優れた磁気ヘッド並びに磁気記録再生装置を提供することができた。

【選択図】図1

出願人履歴情報

識別番号

[000005108]

1. 変更年月日

1990年 8月31日

[変更理由]

新規登録

住 所

東京都千代田区神田駿河台4丁目6番地

氏 名

株式会社日立製作所